



ID de la contribución : 11

Tipo : no especificado

Electronics MESYTEC

martes, 2 de diciembre de 2025 10:00 (20)

Primary author(s) : DELIGNAC, Quentin (IJCLab)

Presenter(s) : DELIGNAC, Quentin (IJCLab)

Clasificación de la sesión : GRIT phase-0